

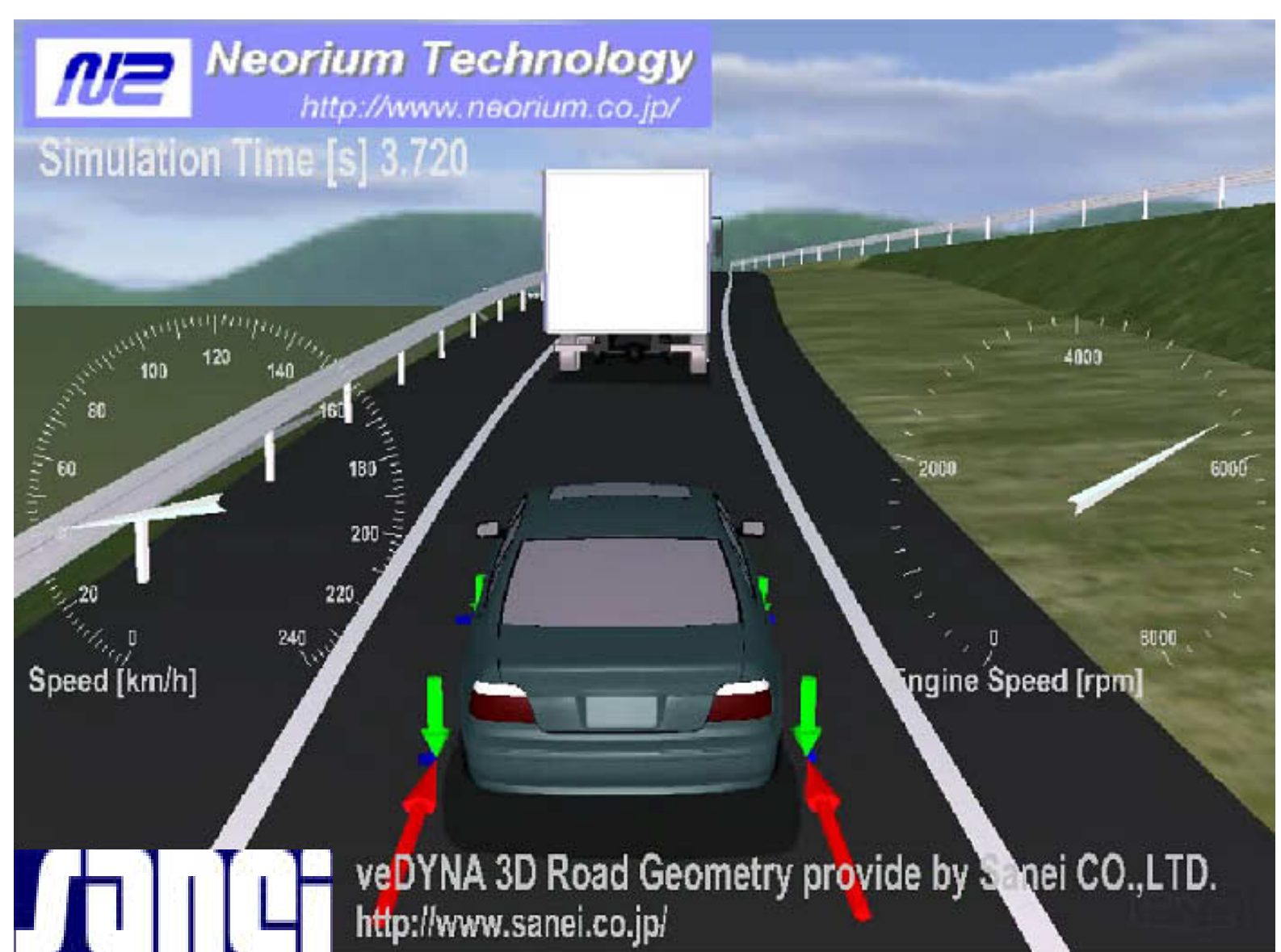
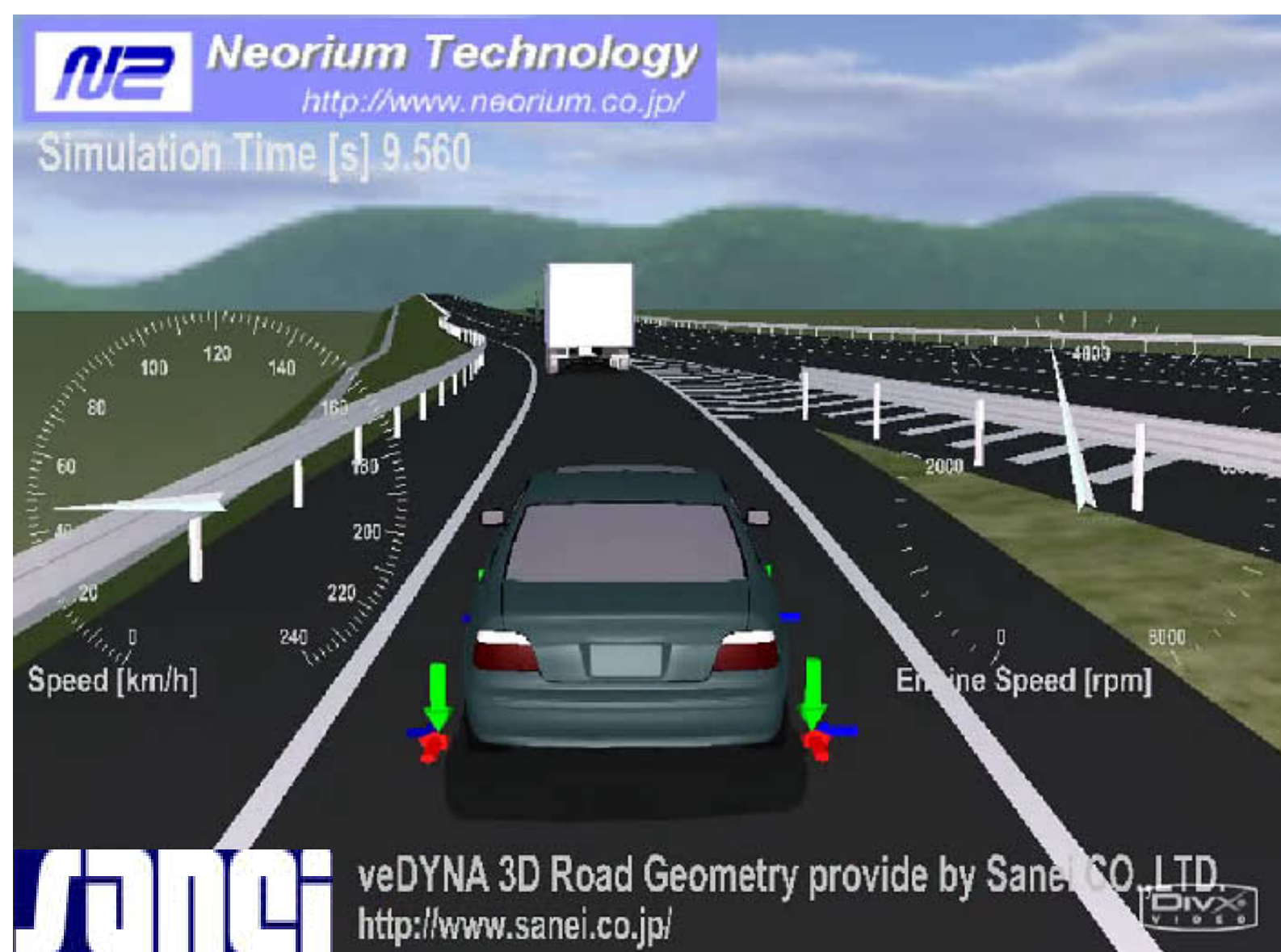
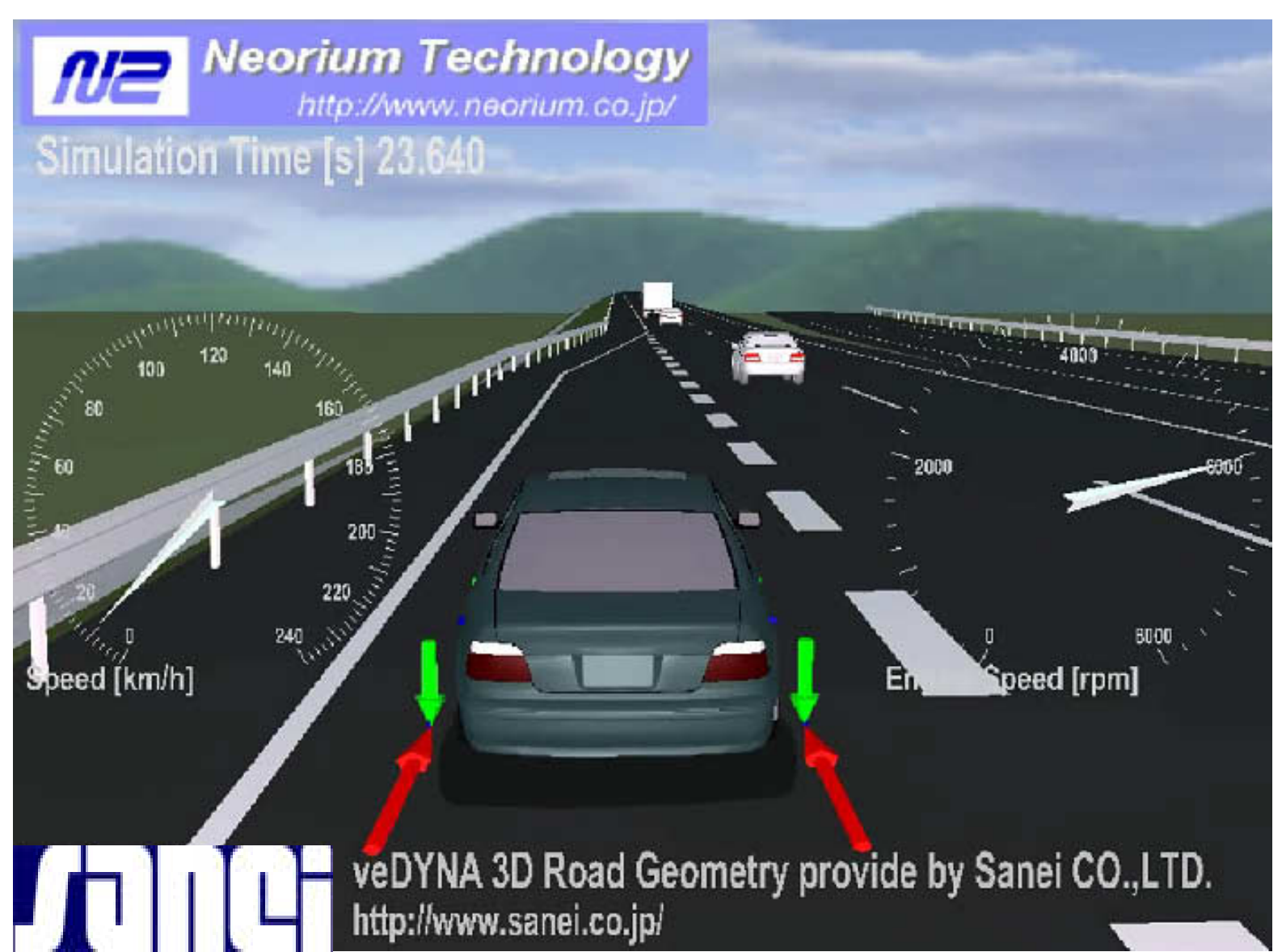
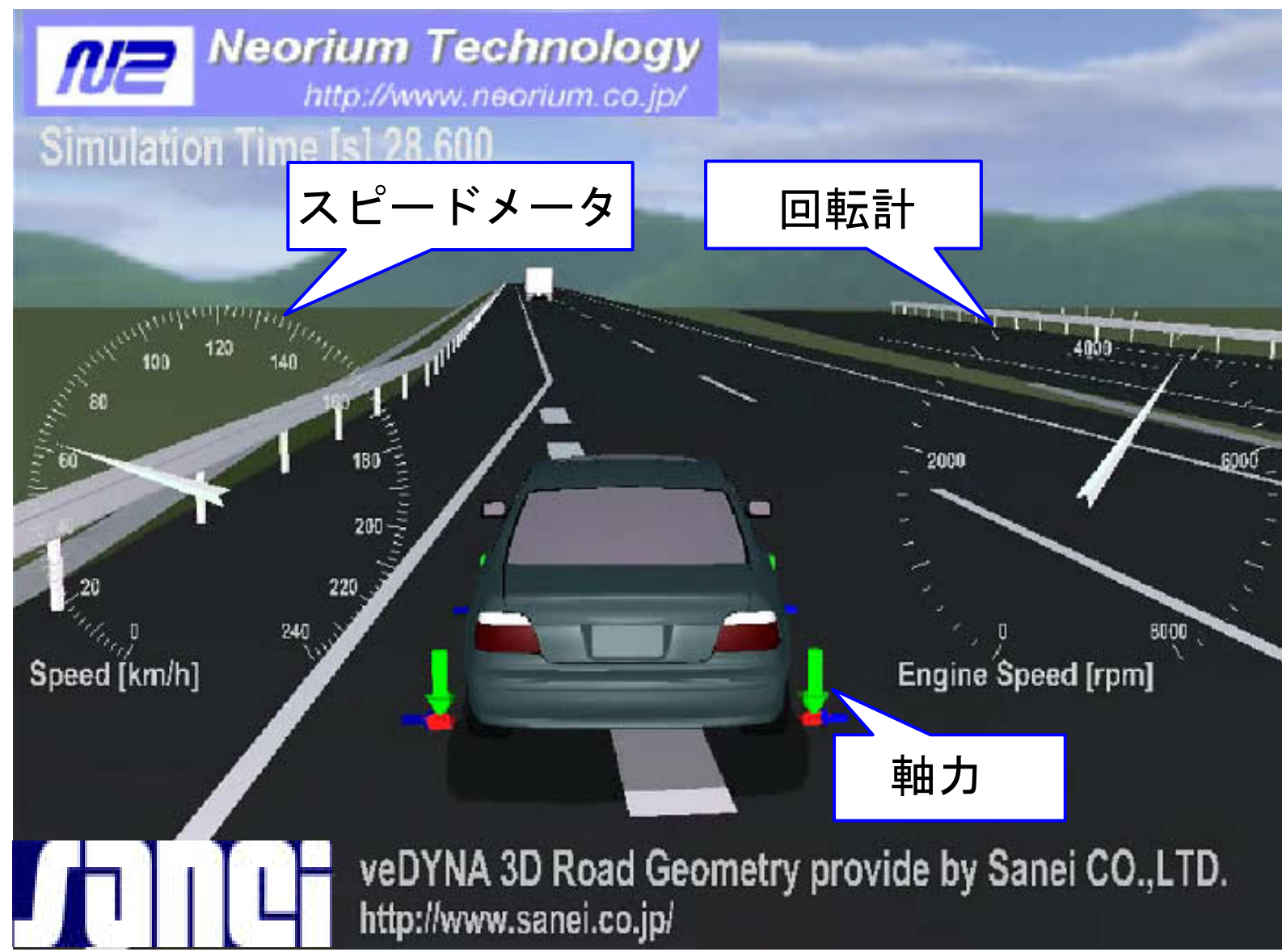
デジタル走行路 (CG/ポリゴンデータの販売)

HILS利用例 / veDYNA

(Hardware in the Loop Simulator)

動力・加減速性能試験/燃費最適化計算

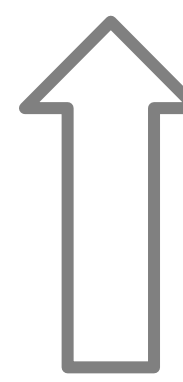
本線合流部 シミュレーション



ランプ流出部 シミュレーション



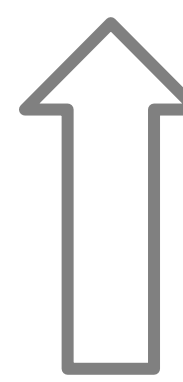
4



3



2



1